

Rec'd PCT/PTO 22 APR 2005

10/532337 PCT/JP 03/11278

日 本 国 特 許 庁
JAPAN PATENT OFFICE

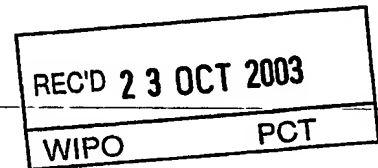
03.09.03

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application: 2002年10月23日

出 願 番 号
Application Number: 特願2002-308530
[ST. 10/C]: [JP2002-308530]



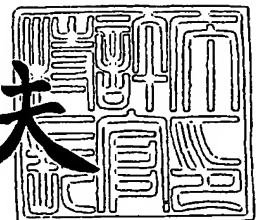
出 願 人
Applicant(s): 三洋電機株式会社
三洋テレコミュニケーションズ株式会社

PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH
RULE 17.1(a) OR (b)

2003年10月10日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



【書類名】 特許願
【整理番号】 02J23P2827
【提出日】 平成14年10月23日
【あて先】 特許庁長官殿
【国際特許分類】 H04N 5/225
H04N 5/765

【発明者】

【住所又は居所】 大阪府大東市三洋町1番1号 三洋テレコミュニケーションズ株式会社内

【氏名】 角田 浩

【特許出願人】

【識別番号】 000001889

【氏名又は名称】 三洋電機株式会社

【特許出願人】

【識別番号】 301023711

【氏名又は名称】 三洋テレコミュニケーションズ株式会社

【代理人】

【識別番号】 100090181

【弁理士】

【氏名又は名称】 山田 義人

【手数料の表示】

【予納台帳番号】 014812

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 電子カメラ

【特許請求の範囲】

【請求項 1】

カメラ装置とプロセサとを備える電子カメラにおいて、
前記カメラ装置は、撮影画像信号に基づいて圧縮画像信号を生成する第 1 生成手段、および前記第 1 生成手段によって生成された圧縮画像信号に基づいて伸長画像信号を生成する第 2 生成手段を備え、

前記プロセサは、撮影指示に応答して前記第 1 生成手段を起動する第 1 起動手段、前記第 1 生成手段による生成処理の完了に応答して前記第 2 生成手段を起動する第 2 起動手段、および前記第 2 生成手段によって生成された伸長画像信号をモニタに出力する出力手段を備えることを特徴とする、電子カメラ。

【請求項 2】

前記プロセサは、前記第 1 生成手段によって生成された圧縮画像信号をメモリに一時的に保存する保存手段、および前記メモリに保存された圧縮画像信号を記録指示に応答して記録媒体に記録する記録手段をさらに備える、請求項 1 記載の電子カメラ。

【請求項 3】

前記第 1 生成手段は前記撮影画像信号を特定順序で圧縮する圧縮手段を含み、
前記カメラ装置は、被写体の光学像に対応する電荷を生成する複数の受光素子が形成されたイメージセンサ、および前記複数の受光素子で生成された電荷を前記特定順序に相関する順序で読み出す読み出し手段をさらに備える、請求項 1 または 2 記載の電子カメラ。

【請求項 4】

前記圧縮手段は第 1 画素ブロック単位で圧縮を行い、
前記読み出し手段は前記第 1 画素ブロックに相関する第 2 画素ブロック単位で読み出しを行う、請求項 3 記載の電子カメラ。

【請求項 5】

前記カメラ装置は、前記イメージセンサの前面に配置されるかつ複数色の色要

素を有する色フィルタ、および前記複数色のいずれか1つの色情報のみを有する電荷信号に色分離を施す色分離手段をさらに備え、

前記第2画素ブロックは前記第1画素ブロックよりも大きく、かつ互いに隣接する2つの第2画素ブロックは部分的に重複する、請求項4記載の電子カメラ。

【請求項6】

前記イメージセンサはCMOS型である、請求項3ないし5のいずれかに記載の電子カメラ。

【請求項7】

前記第2生成手段は、前記圧縮画像信号に伸長処理を施す伸長手段、および前記伸長手段によって伸長された画像信号の解像度を低減させて前記伸長画像信号を生成する解像度低減手段を含む、請求項3ないし6のいずれかに記載の電子カメラ。

【請求項8】

前記圧縮手段は非可逆方式で圧縮を行う、請求項3ないし7のいずれかに記載の電子カメラ。

【請求項9】

前記撮影画像信号は静止画像信号である、請求項1ないし8のいずれかに記載の電子カメラ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、電子カメラに関し、特にたとえば携帯通信端末に適用され、カメラ装置とプロセサとを備える、電子カメラに関する。

【0002】

【従来技術】

従来の電子カメラの一例が、特許文献1に開示されている。この従来技術では、シャッターボタンの操作に応答して撮影された被写体の画像信号は、フレームメモリに一旦格納された後、YUV変換やJPEG圧縮などの信号処理を経て記録媒体に記録される。フレームメモリに格納された画像信号はまた、YUV変換や

間引き処理を経てモニタに出力され、これによって撮影された被写体の静止画像（フリーズ画像）がモニタ画面に表示される。

【0003】

【特許文献1】

特開 2 0 0 1 - 2 3 1 0 0 3 号公報

【0004】

【発明が解決しようとする課題】

しかし、J P E G 圧縮は非可逆圧縮であり、伸長画像には画質劣化が生じる。

その一方、モニタ画面に表示されるフリーズ画像は圧縮処理および伸長処理を経た画像ではない。このため、従来技術では、伸長画像に生じる画質の劣化をフリーズ画像から判断することができず、画質劣化を確認するには再生モードへの移行が必要であった。つまり、従来技術では、撮影画像の画質劣化を確認するには、煩雑な操作が必要であった。

【0005】

それゆえに、この発明の主たる目的は、撮影画像の画質劣化を簡単かつ速やかに確認することができる、電子カメラを提供することである。

【0006】

【課題を解決するための手段】

この発明によれば、電子カメラはカメラ装置とプロセサとを備え、カメラ装置は、撮影画像信号に基づいて圧縮画像信号を生成する第1生成手段、および第1生成手段によって生成された圧縮画像信号に基づいて伸長画像信号を生成する第2生成手段を備え、プロセサは、撮影指示に応答して第1生成手段を起動する第1起動手段、第1生成手段による生成処理の完了に応答して第2生成手段を起動する第2起動手段、および第2生成手段によって生成された伸長画像信号をモニタに出力する出力手段を備える。

【0007】

【作用】

カメラ装置では、第1生成手段が撮影画像信号に基づいて圧縮画像信号を生成し、第2生成手段がこの圧縮画像信号に基づいて伸長画像信号を生成する。プロ

セサは、撮影指示に応答して第1生成手段を起動し、第1生成手段による生成処理の完了に応答して第2生成手段を起動する。プロセサはさらに、第2生成手段によって生成された伸長画像信号をモニタに向けて出力する。

【0008】

つまり、撮影指示が与えられると撮影画像信号に基づいて圧縮画像信号が生成され、圧縮画像信号が生成されるとこの圧縮画像信号に基づいて伸長画像信号が生成される。モニタには、こうして生成された伸長画像信号が出力される。これによって、伸長画像の画質劣化を簡単かつ速やかに確認することができる。

【0009】

プロセサは、好ましくは、第1生成手段によって生成された圧縮画像信号をメモリに一時的に保存し、記録指示に応答してこの圧縮画像信号を記録媒体に記録する。これによって、画質が不十分な画像についての意図しない記録が回避され、操作性が向上する。

【0010】

第1生成手段において圧縮手段が撮影画像信号を特定順序で圧縮する場合、カメラ装置は、好ましくは、被写体の光学像に対応する電荷を生成する複数の受光素子が形成されたイメージセンサと、複数の受光素子で生成された電荷を特定順序に相関する順序で読み出す読み出し手段とを備える。この結果、撮影画像信号を圧縮に先立ってメモリに格納する必要性がなくなり、メモリ容量の削減が可能となる。

【0011】

好ましくは、圧縮手段は第1画素ブロック単位で圧縮を行い、読み出し手段は第1画素ブロックに相関する第2画素ブロック単位で読み出しを行う。さらに好ましくは、カメラ装置は、イメージセンサの前面に配置されるかつ複数色の色要素を有する色フィルタと、複数色のいずれか1つの色情報のみを有する電荷信号に色分離を施す色分離手段とをさらに備え、第2画素ブロックは第1画素ブロックよりも大きく、かつ互いに隣接する2つの第2画素ブロックは部分的に重複する。なお、イメージセンサがCMOS型であれば、上記のような電荷の読み出しが可能となる。

【0012】

第2生成手段において、伸長手段が圧縮画像信号に伸長処理を施し、解像度低減手段が伸長手段によって伸長された画像信号の解像度を低減させて上記の伸長画像信号を生成する場合、伸長された高解像度の画像信号を一旦格納するメモリが不要となる。

【0013】

圧縮手段は、好ましくは非可逆方式で圧縮を行う。かかる場合に、伸長画像に画質劣化が生じる。

【0014】

また、撮影画像信号は好ましくは静止画像信号である。静止画像の画質劣化の方が動画の画質劣化よりも目立つため、静止画像信号について上述の処理を行う場合により顕著な効果が現れると言える。

【0015】**【発明の効果】**

この発明によれば、圧縮画像信号の生成後に速やかに伸長画像信号が生成され、生成された伸長画像信号がモニタに出力される。このため、伸長画像の画質劣化を簡単かつ速やかに確認することができる。

【0016】

この発明の上述の目的、その他の目的、特徴および利点は、図面を参照して行う以下の実施例の詳細な説明から一層明らかとなろう。

【0017】**【実施例】**

図1を参照して、この実施例の移動通信システムは、携帯通信端末200と無線通信を行う複数のBS (Base Station) 100, 100, ...を含む。BS100はMLS (Mobile Local Switch) 400と接続され、MLS400はMGS (Mobile Gateway Switch) 300を介して他のMLS400と接続される。携帯通信端末200同士での電話のやり取り、つまり音声データの通信は、BS100, MLS400およびMGS300を介して行われる。

【0018】

MLS400はまた、PPM(Packet Processing Module)500を介してバックボーンネットワーク600と接続され、バックボーンネットワーク600にはサーバ700が接続される。サーバ700は、インターネット800にも接続される。

【0019】

携帯通信端末200からパケットデータが発信されたとき、このパケットデータは、BS100、MLS400、PPM500およびバックボーンネットワーク600を介してサーバ700に与えられる。転送されたパケットデータが他の携帯通信端末200宛のメールであれば、サーバ700は、このパケットデータをバックボーンネットワーク600、PPM500、MLS400、BS100を介して宛先の携帯通信端末200に送信する。一方、転送されたパケットデータがWEBサイト800へのアクセス要求であれば、サーバ700は、インターネット800を介してWEBサイト900にアクセスし、アクセス先から取得したパケットデータを要求元の携帯通信端末200に返送する。このときも、パケットデータは、バックボーンネットワーク600、PPM500、MLS400、BS100を介して要求元の携帯通信端末200に転送される。

【0020】

携帯通信端末200は、具体的には図2に示すように構成される。操作キー36によって通話のための発呼操作が行われると、メインCPU28は、信号処理回路16、無線回路14およびアンテナ12を通して、発呼信号を相手方の携帯通信端末200に送信する。これに対して、相手方が着呼操作を行うと、通話可能状態となる。

【0021】

通話可能状態となった後にマイクロホン24に音声が入力されると、この音声は、マイクロホン24によってアナログ信号である音声信号に変換される。変換された音声信号は、アンプ26によって増幅され、AD/DA変換回路18によってデジタル信号である音声データに変換される。変換された音声データは、信号処理回路16によって符号化処理を施され、さらに無線回路14によって変調処理を施される。無線回路14によって生成された変調音声データは、アンテナ

ナ 12 から発信される。

【0022】

一方、相手方から送られてきた変調音声データは、アンテナ 12 によって受信され、無線回路 14 によって復調処理を施されるとともに、信号処理回路 16 によって復号処理を施される。信号処理回路 16 によって復号された音声データは、AD/DA 変換回路 18 によってアナログ信号である音声信号に変換され、変換された音声信号は、アンプ 20 を介してスピーカ 22 から出力される。

【0023】

このようにして相手方との間で通話が行われている最中に、操作キー 36 によって通話終了操作が行われると、メイン CPU 28 は、信号処理回路 16 および無線回路 14 を制御して、相手方に通話終了信号を送信する。通話終了信号の送信後、メイン CPU 28 は、通話処理を終了する。先に相手方から通話終了信号を受信した場合も、メイン CPU 28 は、通話処理を終了する。

【0024】

通話が行われていない状態で、操作キー 36 によってカメラ機能が有効化されると、カメラユニット 34 およびメイン CPU 28 によってスルー画像出力処理が実行される。まずカメラユニット 34 が、被写体を撮影し、撮影した被写体に対応する低解像度の動画像データを生成し、そして生成した動画像データをメイン CPU 28 に出力する。メイン CPU 28 は、カメラユニット 34 から出力された動画像データを VRAM 38 に転送する。VRAM 38 に格納された動画像データは LCD ドライバ 40 によって読み出され、この結果、被写体のリアルタイム動画像（スルー画像）が LCD 42 に表示される。

【0025】

操作キー 36 に設けられたリリースキー 36a が操作されると、カメラユニット 34 およびメイン CPU 28 によって画像圧縮／保存処理が実行される。まずカメラユニット 34 が、リリースキー 36a が操作された時点の被写体に対応する高解像度の圧縮静止画像データを生成し、生成した圧縮静止画像データをメイン CPU 28 に出力する。メイン CPU 28 は、カメラユニット 34 から与えられた圧縮静止画像データをワークメモリ 34 に一時的に保存する。

【 0 0 2 6 】

画像圧縮／保存処理が完了すると、伸長画像出力処理が実行される。まずカメラユニット 3 4 が、圧縮静止画像データを J P E G 方式で伸長し、伸長静止画像データの解像度を低減し、そして低解像度の伸長静止画像データをメイン C P U 2 8 に出力する。メイン C P U 2 8 は、カメラユニット 3 4 から出力された伸長静止画像データを V R A M 3 8 に書き込む。V R A M 3 8 に格納された伸長静止画像データは L C D ドライバ 4 0 によって読み出され、この結果、リリースキー 3 6 a が操作された時点の被写体の静止画像（フリーズ画像）が L C D 4 2 に表示される。

【 0 0 2 7 】

J P E G 方式は非可逆方式であるため、伸長静止画像データには画質の劣化が生じる。この結果、L C D 4 2 に表示されるフリーズ画像にも、この画質劣化が反映される。オペレータは、表示されたフリーズ画像によって画質劣化を簡単かつ速やかに確認することができる。

【 0 0 2 8 】

フリーズ画像が L C D 4 2 に表示された後に記録キー 3 6 b が操作されると、メイン C P U 2 8 によって記録処理が実行される。つまり、ワークメモリ 3 4 に保存されている圧縮静止画像データが、メイン C P U 2 8 によってフラッシュメモリ 3 0 に記録される。フラッシュメモリ 3 0 には、圧縮静止画像データを含むデータファイルが形成される。記録が完了すると、スルー画像出力処理が再開される。

【 0 0 2 9 】

なお、記録キー 3 6 b の代わりにキャンセルキー 3 6 c が操作されたときは、圧縮画像データの記録処理を経ることなく、スルー画像出力処理が再開される。

【 0 0 3 0 】

メール送信機能が有効化されると、メイン C P U 2 8 は、宛先アドレス、タイトルおよびメッセージの入力と、フラッシュメモリ 3 0 からの任意の圧縮静止画像データの選択とをオペレータに要求する。操作キー 3 6 の操作によって、宛先アドレス、タイトルおよびメッセージが入力され、かつ任意の圧縮静止画像デー

タが選択されると、メインCPU 28は、メールを作成し、信号処理回路16、無線回路14およびアンテナ12を通してこのメールを送信する。

【0031】

なお、上述のカメラ機能を実現するためのプログラムは、インターネット900上に存在する特定のWEBサイト900からダウンロードすることができる。このとき、ダウンロードされたプログラムは、フラッシュメモリ30に書き込まれる。

【0032】

カメラユニット34は、詳しくは図3に示すように構成される。被写体の光学像は、光学レンズ52と図4に示すような原色ペイア配列を有する色フィルタ54とを経て、CMOS型のイメージセンサ56の受光面に入射される。色フィルタ54を形成する色要素はイメージセンサ56の受光面に形成された受光素子（画素）と1対1で対応し、各々の受光素子では、R、GおよびBのいずれか1つの色情報のみを有する電荷が生成される。

【0033】

スルー画像出力処理時、ドライバ62は、TG (Timing Generator) 64から出力された垂直同期信号に応答して、ラスタ走査方式でイメージセンサ56を駆動する。イメージセンサ56からは、上述の電荷からなる生画像信号が1ラインずつ出力される。センサ処理回路58は、イメージセンサ56から出力された各フレームの生画像信号にCDS、AGC、A/D変換などの処理を施してデジタル信号である生画像データを生成し、カメラ信号処理回路60は、生成された生画像データに白バランス調整や色分離などの処理を施して補間画像データを生成する。補間画像データを形成する各々の画素は、R、GおよびBの全ての色情報を有することとなる。なお、センサ処理回路58およびカメラ信号処理回路60は、TG 64から出力されたクロック信号に応答して処理を実行する。

【0034】

スルー画像出力処理時、スイッチSW1は端子S1と接続され、スイッチSW2は端子S3と接続される。カメラ信号処理回路60から出力された補間画像データは、スイッチSW1を介して間引き回路70に与えられ、解像度低減処理を

施される。間引き回路70からは低解像度の補間画像データが出力され、この補間画像データは、スイッチSW2を介してメモリコントローラ76に与えられる。

【0035】

スルー画像出力処理時、メモリコントローラ76は、TG64から出力された垂直同期信号に応答して、いわゆるバンク切り換えを実行する。つまり、メモリコントローラ76は、スイッチSW2から与えられた現フレームの補間画像データを第1フレームメモリ78aに書き込むときは、第2フレームメモリ78bから前フレームの補間画像データを読み出し、スイッチSW2から与えられた現フレームの補間画像データを第2フレームメモリ78bに書き込むときは、第1フレームメモリ78aから前フレームの補間画像データを読み出す。したがって、読み出しアドレスと書き込みアドレスとの間で追い越しが生じることはない。メモリコントローラ76によって読み出された連続フレームの補間画像データつまり動画像データは、I/F80を経てメインCPU28に出力される。

【0036】

画像圧縮／保存処理時、ドライバ62は、イメージセンサ56をブロック走査方式で1フレーム期間にわたって駆動する。これによって、1フレームの生画像信号が、水平10画素×垂直10画素からなる画素ブロック単位でイメージセンサ56から出力される。このとき、互いに隣接する画素ブロックには、図5(A)に示すように、2画素分の重複が生じる。この重複は、カメラ信号処理回路60における色分離処理を考慮したものである。

【0037】

イメージセンサ56から出力された生画像信号はセンサ処理回路58によって生画像データに変換され、センサ処理回路58から出力された生画像データはカメラ信号処理回路60によって補間画像データに変換される。補間画像データは、図5(B)に示すような8画素×8画素からなる画素ブロック単位でカメラ信号処理回路60から出力される。

【0038】

画像圧縮／保存処理時、スイッチSW1は端子S2と接続され、スイッチSW

2は端子S4と接続される。また、画像圧縮回路68に圧縮命令が与えられ、メモリコントローラ76にバンク固定命令が与えられる。このバンク固定命令によって、第1フレームメモリ78aが書き込み先および読み出し先として指定される。

【0039】

カメラ信号処理回路60から出力された各画素ブロックの補間画像データは、色変換回路66に与えられる。補間画像データの色形式は、RGB形式からYUV形式に変換される。変換された補間画像データは、圧縮命令によって起動した画像圧縮回路68に画素ブロック単位で与えられ、JPEGのような非可逆方式の圧縮処理を施される。

【0040】

圧縮された補間画像データつまり圧縮静止画像データは、スイッチSW2を介してメモリコントローラ76に与えられ、これによって第1フレームメモリ78aに書き込まれる。第1フレームメモリ78aは読み出し先としても指定されているため、第1フレームメモリ78aに格納された圧縮静止画像データは、その後メモリコントローラ76によって読み出される。読み出された圧縮静止画像データは、I/F80を介してメインCPU28に出力される。

【0041】

伸長画像出力処理時は、画像伸長回路74に伸長命令が与えられ、メモリコントローラ76に設定変更命令が与えられる。この設定変更命令によって、第1フレームメモリ78aが読み出し先として指定され、第2フレームメモリ78bが書き込み先として指定される。メモリコントローラ76は、第1フレームメモリ78aから圧縮静止画像データを読み出し、伸長命令によって起動した画像伸長回路74は、読み出された圧縮静止画像データにJPEG伸長を施す。伸長処理は画素ブロック単位で実行され、伸長された各画素ブロックの補間画像データつまり伸長静止画像データは、色変換回路72によってYUV形式からRGB形式への色変換を施される。

【0042】

スイッチSW1はこの時点において端子S2と接続されており、色変換回路7

2 から出力された伸長静止画像データはスイッチ SW1 を介して間引き回路 70 に与えられる。間引き回路 70 は、与えられた伸長静止画像データに解像度低減処理を施し、これによって生成された低解像度の伸長静止画像データは、スイッチ SW2 を介してメモリコントローラ 76 に入力される。メモリコントローラ 76 は、入力された伸長静止画像データを第 2 フレームメモリ 78 b に書き込む。

【0043】

画像伸長回路 74 による 1 フレーム分の伸長処理が完了すると、設定変更命令がメモリコントローラ 76 に与えられる。この命令によって、第 2 フレームメモリ 78 b が読み出し先として指定される。メモリコントローラ 76 は、第 2 フレームメモリ 78 b から伸長静止画像データを読み出し、読み出した伸長静止画像データを I/F 80 を介してメイン CPU 28 に出力する。

【0044】

カメラ機能が有効化されたとき、メイン CPU 28 は図 6 および図 7 に示すフロー図に従う処理を実行し、カメラ CPU 78 は図 8 および図 9 に示すフロー図に従う処理を実行する。なお、図 6 および図 7 に示すフロー図に対応する制御プログラムはフラッシュメモリ 30 に記憶され、図 8 および図 9 に示すフロー図に対応する制御プログラムはフラッシュメモリ 84 に記憶される。

【0045】

図 6 および図 7 を参照して、まずメイン CPU 28 の処理について説明する。ステップ S1 では所定の初期化処理を実行する。続くステップ S3 では、スルー画像出力処理を実行するべく、動画像モードをカメラユニット 34 に設定する。具体的には、“動画像モード”を示すモード情報を図 3 に示す I/F 80 に設定する。このモード設定に対して I/F 80 から割込信号が返送されると、ステップ S5 で YES と判断し、ステップ S7 で 1 フレームの補間画像データを I/F 80 から取得する。ステップ S9 では、取得した補間画像データを VRAM 38 に転送する。ステップ S11 ではリリースキー 36 a の操作の有無を判別し、NO であればステップ S3 に戻る。このため、リリースキー 36 a が押されない限り、連続する複数フレームの補間画像データが I/F 80 から取り込まれ、VRAM 38 に転送される。

【0046】

VRAM38に転送された複数フレームの補間画像データは、LCDドライバ40によって順次読み出される。この結果、複数フレームの補間画像データからなる動画像つまり被写体のスルー画像が、LCD42に表示される。

【0047】

リリースキー36aが操作されると、ステップS11からステップS13に進む。ステップS13では、画像圧縮／保存処理を実行するべく、画像圧縮モードをI/F80に設定する。このモード設定に対して割込信号がI/F80から返送されると、ステップS15でYESと判断する。そして、ステップS17でI/F80から圧縮静止画像データを取得し、ステップS19でこの圧縮静止画像データをワークメモリ32に転送する。取得された圧縮静止画像データは、リリースキー36aが操作された時点の被写体の画像データである。ステップS19の処理によって、かかる圧縮静止画像データがワークメモリ32に一時的に保存される。

【0048】

圧縮静止画像データの保存が完了すると、伸長画像出力処理を実行するべく、ステップS21で画像伸長モードをI/F80に設定する。このモード設定に対して割込信号がI/F80から返送されると、ステップS23でYESと判断する。そして、ステップS25でI/F80から伸長静止画像データを取得し、ステップS27でこの伸長静止画像データをVRAM38に転送する。取得された伸長静止画像データは、上述の圧縮静止画像データを伸長し、かつ解像度を低減させた画像データである。ステップS27の処理によって、かかる伸長静止画像データがVRAM38に書き込まれる。VRAM38に格納された伸長静止画像データは、LCDドライバ40によって読み出される。この結果、リリースボタン36aの操作に応答して撮影された被写体の静止画像つまりフリーズ画像が、LCD42に表示される。

【0049】

ステップS29では記録キー36bの操作の有無を判別し、ステップS31ではキャンセルキー36cの操作の有無を判別する。記録キー36bが操作された

ときはステップS 29からステップS 33に進み、ワークメモリ 32に保存された圧縮画像データをファイル形式でフラッシュメモリ 30に記録する。かかる記録処理が完了すると、ステップS 3に戻る。一方、キャンセルキー 36cが操作されたときは、ステップS 31でYESと判断し、記録処理を経ることなくステップS 3に戻る。この結果、スルー画像出力処理が再開される。

【0050】

次に、図8および図9を参照して、カメラCPU 82の処理について説明する。ステップS 41では所定の初期化処理を実行し、ステップS 43ではメインCPU 28によって設定されたモード情報をI/F 80から取得する。ステップS 45ではモード情報の内容が“動画モード”を表しているかどうかを判別し、ステップS 47ではモード情報の内容が“画像圧縮モード”を表しているかどうかを判別する。ステップS 45でYESと判断されたときはスルー画像出力処理を実行するべくステップS 49に進み、ステップS 47でYESと判断されたときは画像圧縮／保存処理を実行するべくステップS 61に進む。ステップS 45およびS 47のいずれにおいてもNOと判断されたときは、ステップS 43に戻る。

【0051】

スルー画像出力処理時は、まずステップS 49でスイッチSW1およびSW2を端子S 1およびS 3に接続する。これによって、間引き回路70が有効化される。ステップS 51ではドライバ62にラスタ走査を命令し、ステップS 53ではメモリコントローラ76にバンク切り換えを命令する。ステップS 55では垂直同期信号がTG 64から出力されたかどうか判断し、YESであれば、ステップS 57で割り込み信号をI/F 80を介してメインCPU 28に出力する。ステップS 57の処理が完了すると、ステップS 43に戻る。したがって、動画モードがI/F 80に設定されている限り、ステップS 49～S 57の処理が繰り返される。

【0052】

ドライバ62は、TG 64からの垂直同期信号に応答してイメージセンサ54をラスタ走査方式で駆動する。このラスタ走査に基づいて、カメラ信号処理回路

58からは連続するフレームの補間画像データが出力される。カメラ信号処理回路58から出力された補間画像データは間引き回路70で間引き処理を施され、間引き回路70から出力された低解像度の補間画像データは、メモリコントローラ76によって第1フレームメモリ78aまたは第2フレームメモリ78bに書き込まれる。

【0053】

バンク切り換えが命令されているため、メモリコントローラ76は、書き込み先を第1フレームメモリ78aと第2フレームメモリ78bとの間で1フレーム毎に切り換え、読み出し先を第2フレームメモリ78bと第1フレームメモリ78aとの間で1フレーム毎に切り換える。したがって、各フレームの補間画像データは、第1フレームメモリ78aおよび第2フレームメモリ78bに交互に書き込まれ、第2フレームメモリ78bおよび第1フレームメモリ78aから交互に読み出される。読み出された一連のフレームの補間画像データは、I/F80を介してメインCPU28に出力される。

【0054】

画像圧縮／保存処理時は、まずステップS59でスイッチSW1およびSW2を端子S2およびS4にそれぞれ接続し、ステップS61で画像圧縮回路68に圧縮処理を命令する。ステップS63ではメモリコントローラ76にバンク固定を命令し、ステップS65ではドライバ62にブロック走査を命令する。

【0055】

ドライバ62は、イメージセンサ56をブロック走査方式で1フレーム期間にわたって駆動する。カメラ信号処理回路60からは、このブロック走査に基づく1フレームの補間画像データが出力される。出力された補間画像データは、色変換回路66で色変換を施され、圧縮命令によって起動した画像圧縮回路68でJPEG圧縮を施される。これによって1フレームの圧縮静止画像データが生成される。生成された圧縮静止画像データは、メモリコントローラ76によって第1フレームメモリ78aに書き込まれ、その後メモリコントローラ76によって第1フレームメモリ78aから読み出される。読み出された圧縮静止画像データは、I/F80を介してメインCPU28に出力される。

【0056】

図9のステップS67では、画像圧縮回路68による1フレームの圧縮処理が完了したかどうかを判断する。ここでYESと判断されるとステップS69に進み、割り込み信号をI/F80を介してメインCPU28に出力する。割り込み信号の出力が完了すると、ステップS71でI/F80からモード情報を取得し、ステップS73でこのモード情報の内容を判別する。そして、モード情報が“画像伸長モード”を示していれば、ステップS75以降で伸長画像出力処理を実行する。

【0057】

まずステップS75で画像伸長回路74に伸長処理を命令し、ステップS77でメモリコントローラ76に設定変更を命令する。設定変更の命令によって、メモリコントローラ76は、第1フレームメモリ78aを読み出し先とし、第2フレームメモリ78bを書き込み先とする。第1フレームメモリ78aに格納された圧縮静止画像データは、メモリコントローラ76によって読み出され、伸長命令によって起動した画像伸長回路74でJPEG伸長を施される。伸長静止画像データは、色変換回路72による色変換、および間引き回路70による間引きを経て、メモリコントローラ76によって第2フレームメモリ78bに書き込まれる。

【0058】

ステップS79では、画像伸長回路74の伸長処理が完了したかどうか判断する。ここでYESであれば、ステップS81でメモリコントローラ76に設定変更を命令する。この設定変更命令によって、メモリコントローラ76は第2フレームメモリを読み出し先とする。このため、第2フレームメモリ78bに格納された低解像度の伸長静止画像データは、メモリコントローラ76によって読み出され、I/F80を介してメインCPU28に出力される。ステップS81の処理が完了すると、ステップS83で割り込み信号をI/F80を介してメインCPU28に出力し、その後ステップS43に戻る。

【0059】

以上の説明から分かるように、携帯通信端末200は、カメラユニット34と

メインCPU 28とを備える。カメラユニット34では、色変換回路66および画像圧縮回路68の一連の処理系が、撮影された被写体の補間画像データに基づいて高解像度の圧縮静止画像データを生成する。また、画像伸長回路74, 色変換回路72および間引き回路70の一連の処理系が、高解像度の圧縮静止画像データに基づいて低解像度の伸長静止画像データを生成する。

【0060】

ここで、メインCPU 28は、リリースキー36aが操作されたとき画像圧縮回路68を起動し、圧縮静止画像データの生成が完了したとき画像伸長回路74を起動する。画像伸長回路74の起動によって生成された低解像度の伸長静止画像データは、メインCPU 28によってカメラユニット34から取得され、VRAM 38に書き込まれる。この結果、伸長画像がLCD 42に表示される。したがって、JPEGのような非可逆方式の圧縮処理に起因する伸長画像の画質劣化を簡単かつ速やかに確認することができる。

【0061】

また、メインCPU 28は、画像圧縮回路68によって生成された圧縮静止画像データをワークメモリ32に一時的に保存し、記録キー36bが操作されるとこの圧縮静止画像データがフラッシュメモリ30に記録される。このようにフラッシュメモリ30への記録にあたって記録キー36bの操作を要求することで、画質が不十分な圧縮静止画像データの意図しない記録が回避される。かかる点で操作性が向上する。

【0062】

さらに、画像圧縮回路68は画素ブロック単位で圧縮処理を実行するため、ドライバ62は、ブロック走査方式でイメージセンサ56を駆動する。これによって、カメラ信号処理回路60から出力される補間画像データをメモリに一時的に格納する必要がなくなり、メモリ容量の削減が可能となる。

【0063】

なお、この実施例では、携帯通信端末を用いて説明しているが、この発明は、カメラ機能を有するあらゆる電子機器（好ましくは携帯電子機器）に適用することができる。

【0064】

また、この実施例では、メモリ容量の削減も考慮してCMOS型のイメージセンサを用いているが、メモリ容量に制限がないのであれば、ラスタ走査しかできないCCD型のイメージセンサを用いてもよい。

【図面の簡単な説明】

【図1】

この発明の一実施例を示すブロック図である。

【図2】

図1実施例に適用される携帯通信端末の構成の一例を示すブロック図である。

【図3】

図2実施例に適用されるカメラユニットの構成の一例を示すブロック図である。

【図4】

図3実施例に適用される色フィルタの構成の一例を示す図解図である。

【図5】

(A)は図3実施例の動作の一部を示す図解図であり、(B)は図3実施例の動作の一部を示す図解図である。

【図6】

図2実施例に適用されるメインCPUの動作の一部を示すフロー図である。

【図7】

図2実施例に適用されるメインCPUの動作の他の一部を示すフロー図である。

【図8】

図3実施例に適用されるカメラCPUの動作の一部を示すフロー図である。

【図9】

図3実施例に適用されるカメラCPUの動作の他の一部を示すフロー図である。

【符号の説明】

28…メインCPU

30…フラッシュメモリ

32…ワークメモリ

34…カメラユニット

36…操作キー

42…LCD

54…色フィルタ

56…イメージセンサ

68…画像圧縮回路

74…画像伸長回路

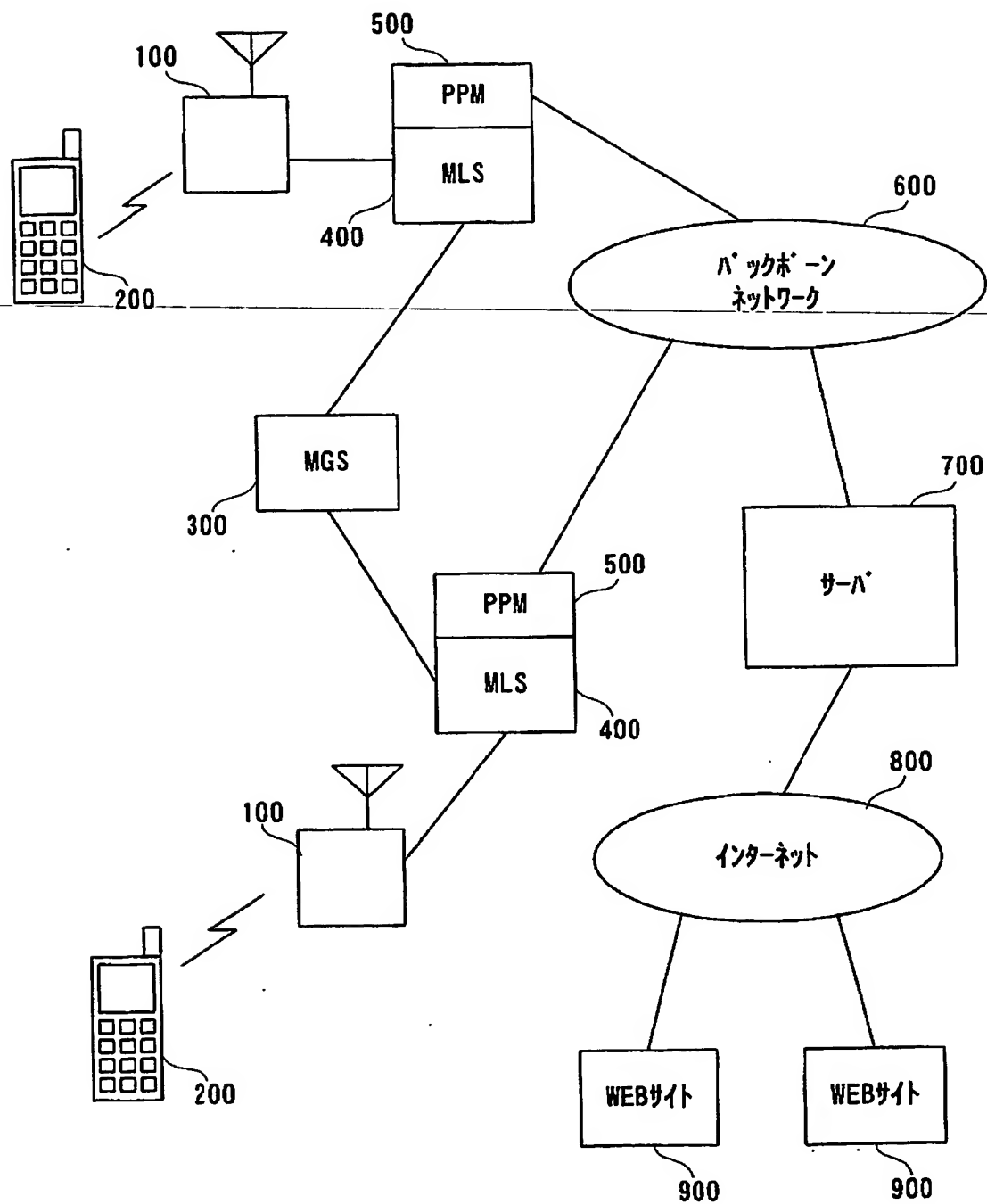
76…メモリコントローラ

82…カメラCPU

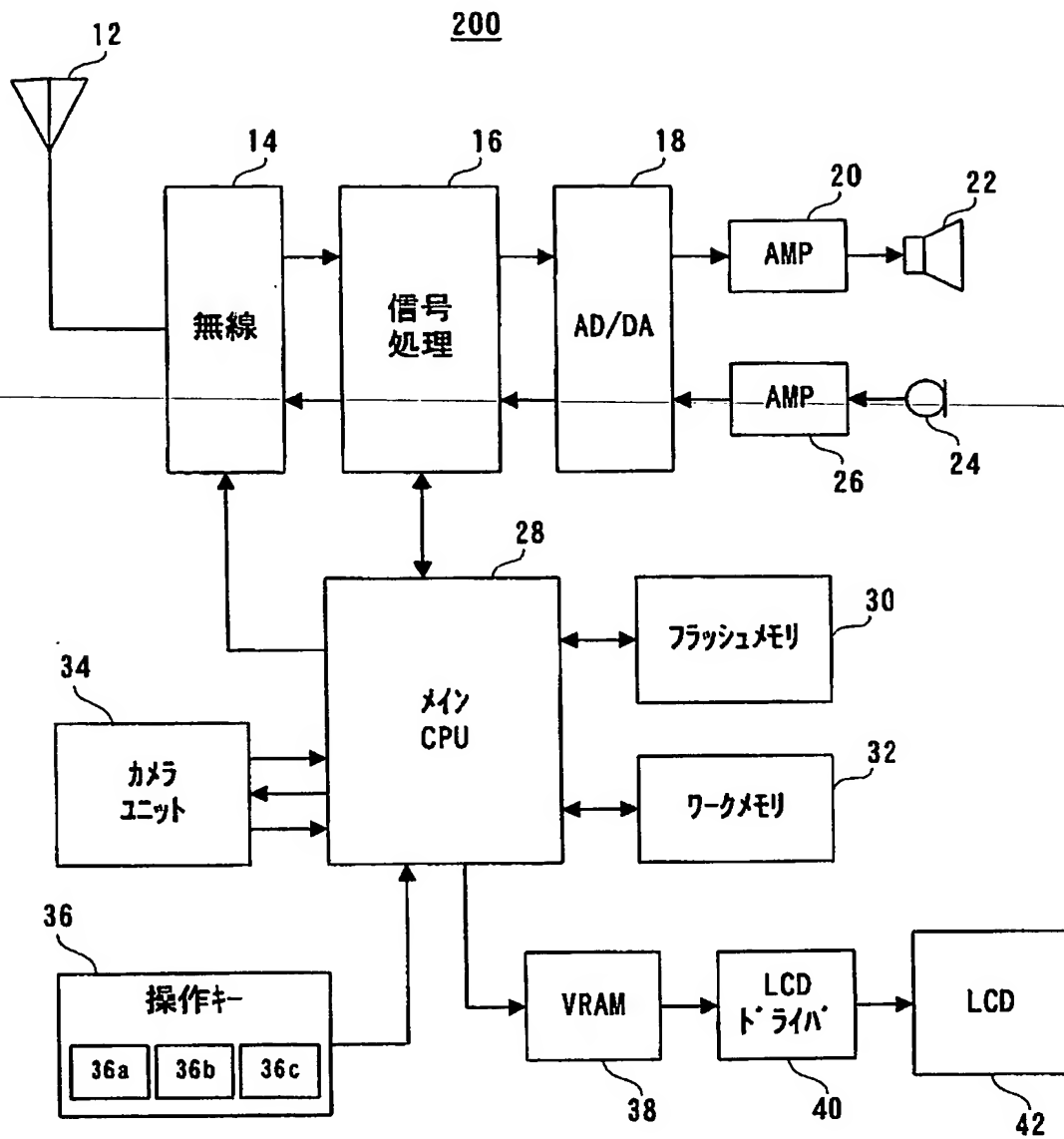
【書類名】

図面

【図1】

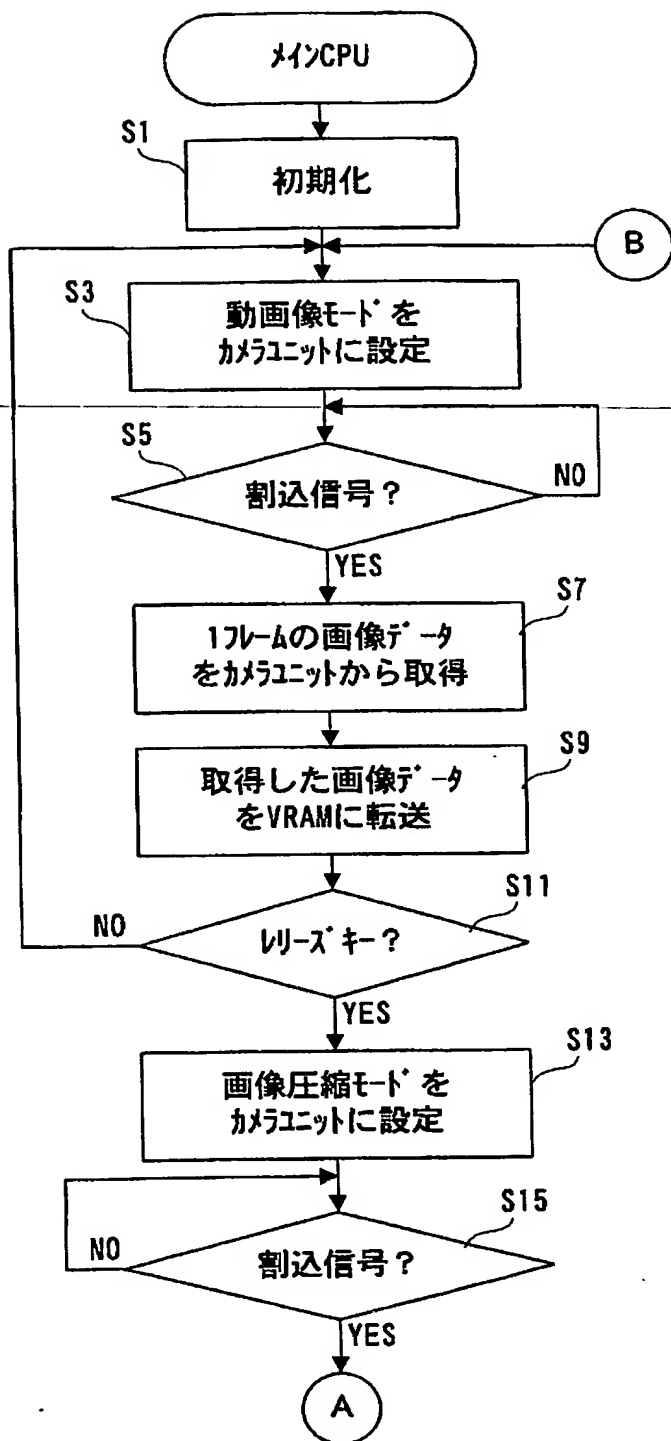


【図 2】

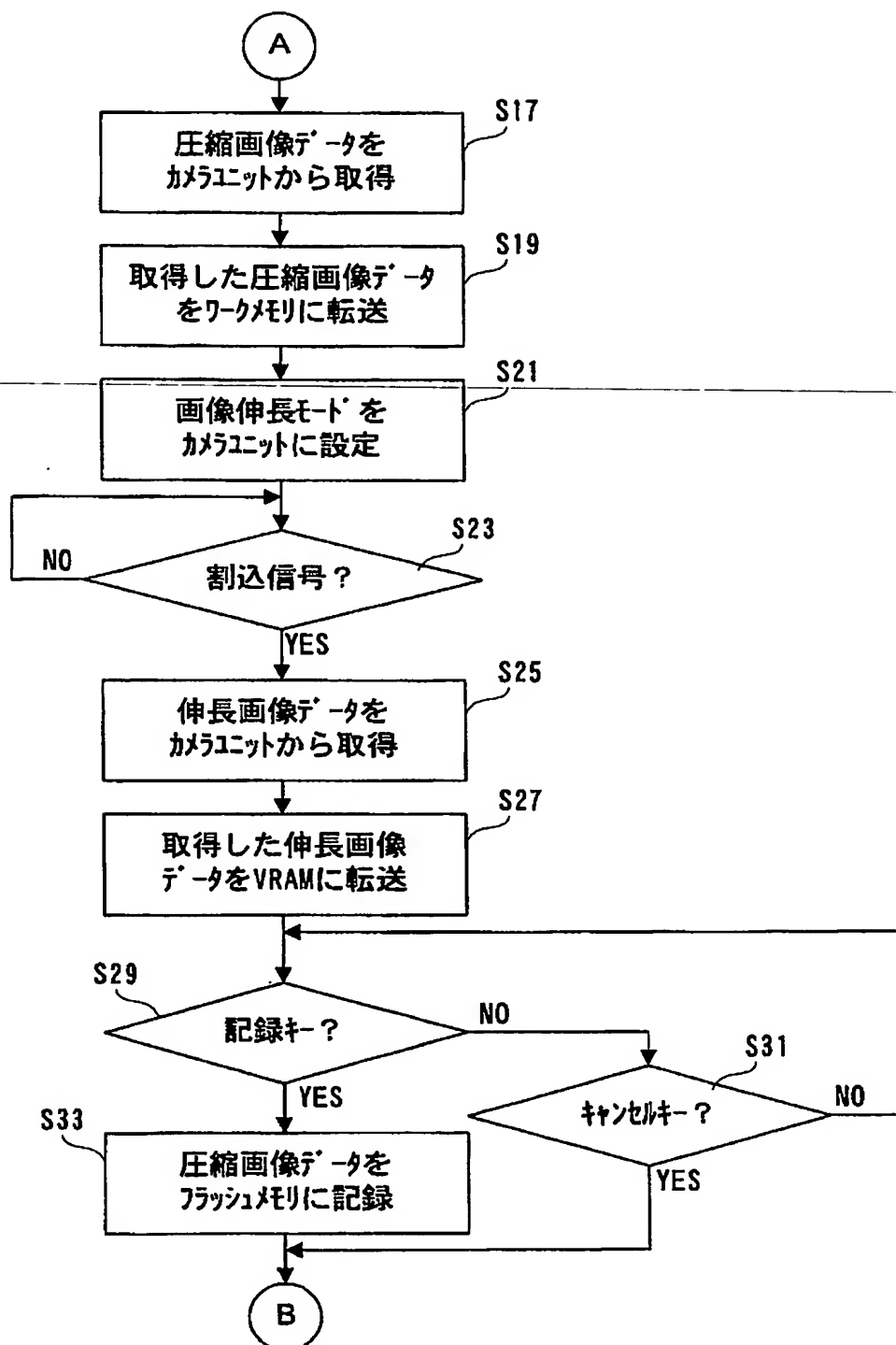


The diagram illustrates the internal architecture of a camera system, labeled 34. The process begins with an external input (52) passing through a lens (54) to a CMOS sensor (56). The sensor output is processed by a sensor processing unit (58) and then a camera signal processing unit (60). A driver unit (62) and a timing generator (TG, 64) provide control signals to the sensor and other components. The camera signal processing unit (60) outputs to a color conversion unit (66) (RGB to YUV), which then feeds into an image compression unit (68). The compressed image data is sent to a memory controller (76) via switch S4. The memory controller (76) manages two frame memories (78a and 78b). It also receives data from a camera CPU (82) and a flash memory (84). The camera CPU (82) is connected to the driver (62) and the memory controller (76). The memory controller (76) outputs data to an image expansion unit (74) via switch S3, which then feeds into a color conversion unit (72) (YUV to RGB). The expanded image data is sent to an I/F (80) unit. The I/F (80) unit handles external communication, including receiving mode information and outputting image data. The I/F (80) also receives control signals from the camera CPU (82) and the memory controller (76). The I/F (80) outputs a division signal (80) to the image expansion unit (74).

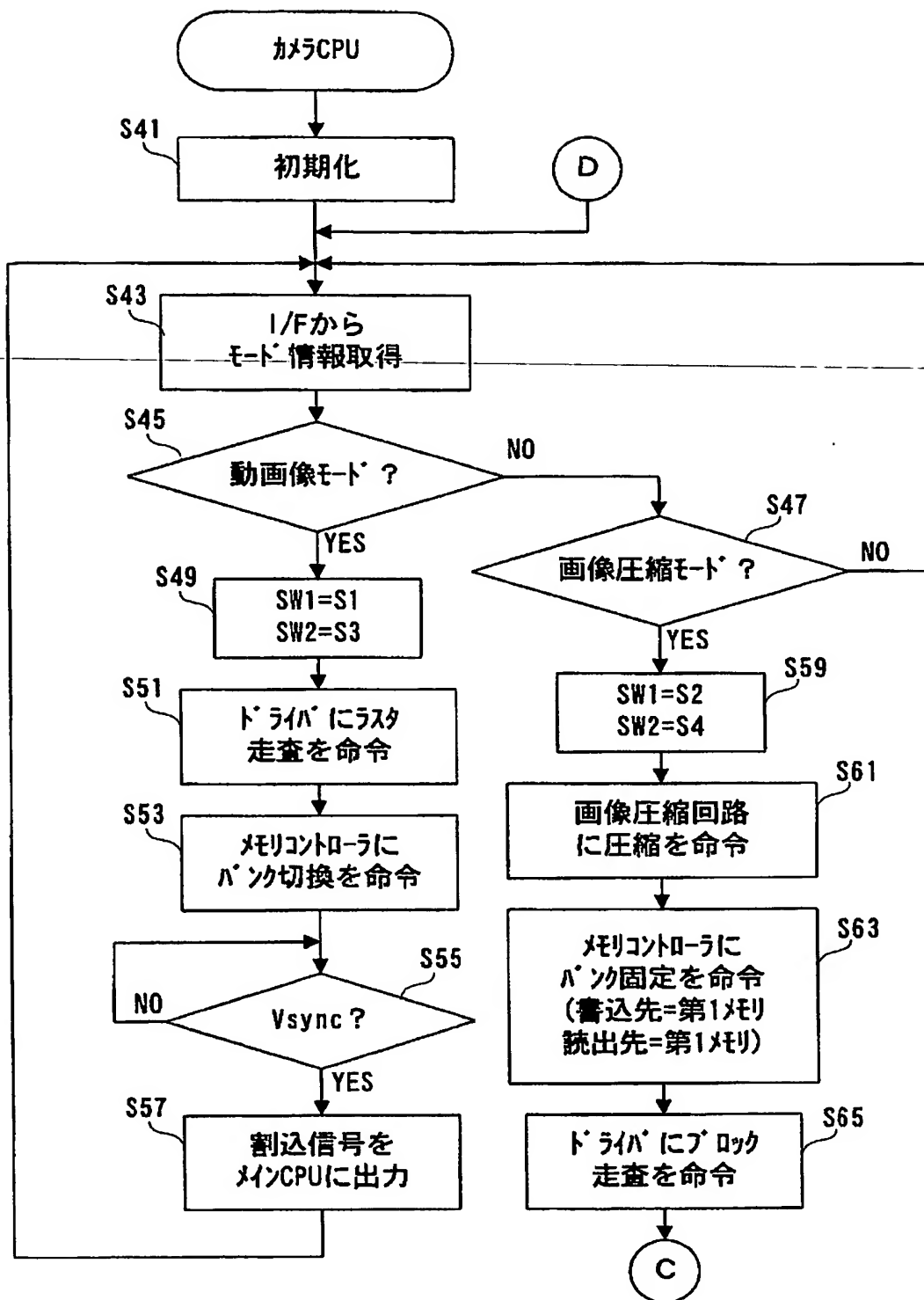
【図 6】



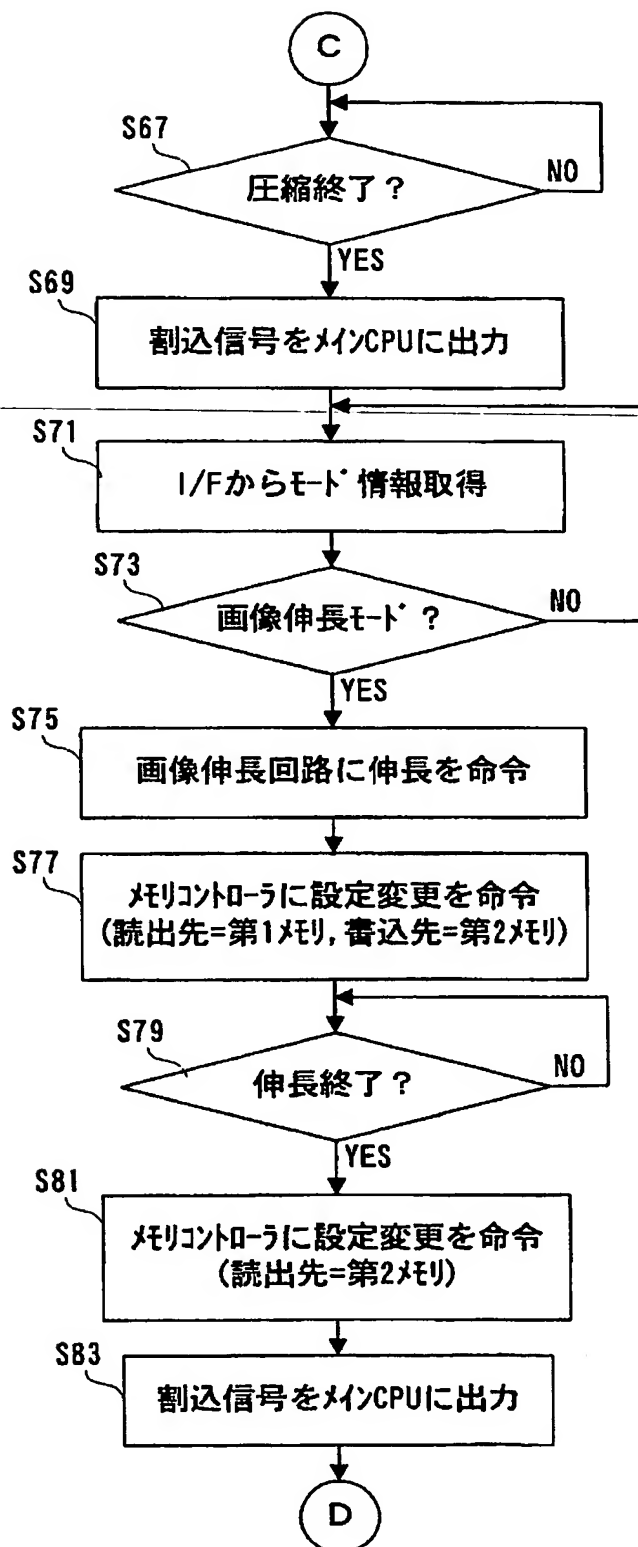
【図 7】



【図 8】



【図 9】



【書類名】 要約書

【要約】

【構成】 携帯通信端末は、カメラユニット34とメインCPUとを備える。カメラユニット34では、色変換回路66および画像圧縮回路68の一連の処理系が、撮影された被写体の補間画像データに基づいて高解像度の圧縮静止画像データを生成する。また、画像伸長回路74、色変換回路72および間引き回路70の一連の処理系が、高解像度の圧縮静止画像データに基づいて低解像度の伸長静止画像データを生成する。メインCPUは、リリースキーが操作されたとき画像圧縮回路68を起動し、圧縮静止画像データの生成が完了したとき画像伸長回路74を起動する。画像伸長回路74の起動によって生成された低解像度の伸長画像データは、メインCPUによってカメラユニット34から取得され、VRAMに書き込まれる。この結果、伸長画像がLCDに表示される。

【効果】 伸長画像の画質劣化を簡単かつ速やかに確認することができる。

【選択図】 図3

特願 2002-308530

出願人履歴情報

識別番号

[000001889]

- | | |
|----------|-------------------|
| 1. 変更年月日 | 1990年 8月24日 |
| [変更理由] | 新規登録 |
| 住 所 | 大阪府守口市京阪本通2丁目18番地 |
| 氏 名 | 三洋電機株式会社 |
| 2. 変更年月日 | 1993年10月20日 |
| [変更理由] | 住所変更 |
| 住 所 | 大阪府守口市京阪本通2丁目5番5号 |
| 氏 名 | 三洋電機株式会社 |
-

特願 2002-308530

出 願 人 履 歴 情 報

識別番号

[301023711]

1. 変更年月日

2001年 4月 4日

[変更理由]

新規登録

住 所

大阪府大東市三洋町1番1号

氏 名

三洋テレコミュニケーションズ株式会社
